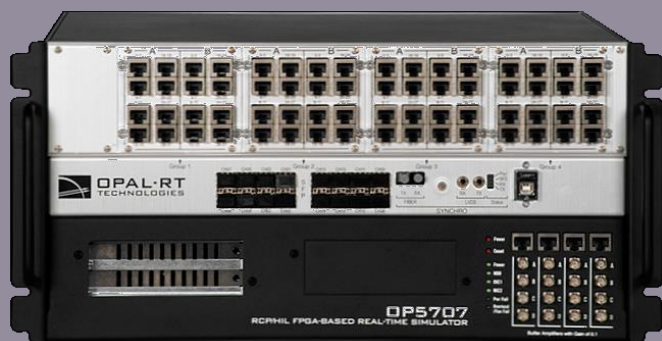
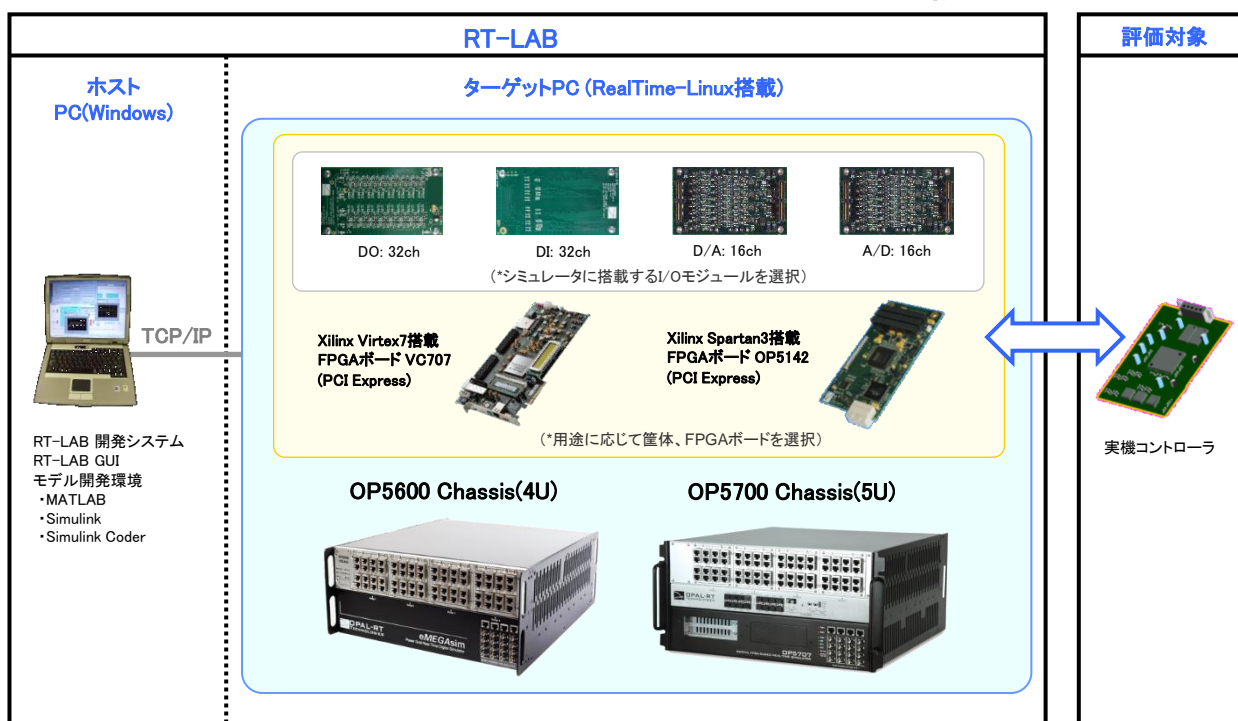


# RT-LAB用 リアルタイムシミュレーション・ターゲット

最大24コアのマルチコアCPU環境や  
高速FPGAの搭載に対応した、  
新世代のリアルタイムシミュレーション用  
プラットフォームです。

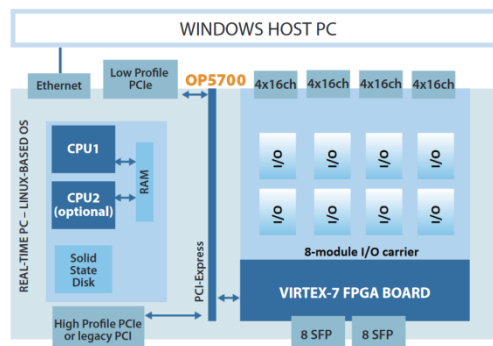


## RT-LAB リアルタイムシミュレーションの基本構成



## 最新型リアルタイムシミュレーション・ターゲット OP5700

- 最新のCPUを用いて、安価で高速なシミュレーション環境を実現  
(※最大16コアx2プロセッサ)
- FPGA上でのモデルの実行に対応  
(※Virtex7では、浮動小数点を用いたアプリケーションも利用可能)
- 専用のモニタリング端子より、配線を変えることなくI/Oの入出力を  
オシロスコープ等でモニタリング可能
- I/O拡張ユニットを増設することにより、多数のI/Oを用いる  
試験にも対応可能
- 5Uサイズ(477 x 493 x 221mm)の筐体に最大256chの  
I/Oモジュールを搭載可能



\*本カタログに記載されている製品等の名称は、それぞれの所有者の商標または登録商標です。

## Opal-RT Technologies Inc.

1751 Richardson, Suite 2525  
Montreal, Quebec, Canada, H3K 1G6  
TEL: 514-935-2323    FAX: 514-935-4994  
Email: info@opal-rt.com  
URL: <http://www.opal-rt.com/>



## 株式会社 NEAT

愛知県名古屋市千種区池下1-11-21  
TEL: 052-764-3311    FAX: 052-764-3632  
mail: madoguchi-neat@neat21.co.jp  
URL: <http://www.neat21.co.jp>  検索

## Digital I/O

### Digital INモジュール OP5353

- ・32chのDINモジュール
- ・フォトカプラにて絶縁
- ・入力レンジ: 4~100Vdc



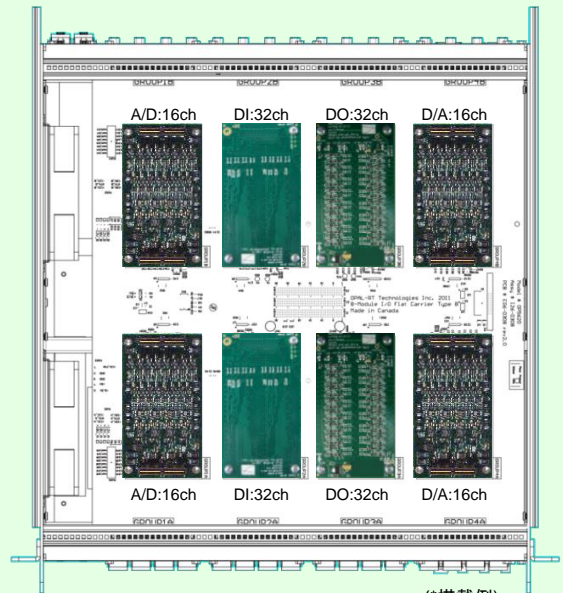
### Digital OUTモジュール OP5360

- ・32chのDOOUTモジュール
- ・フォトカプラにて絶縁
- ・出力レンジ: 4~36Vdc



## I/O Assign

- ・OP5600/OP5700上に最大8モジュールを搭載可能
- ・さらにI/Oが必要な場合は増設用のユニットを追加可能
- ・OP5700ではSFPコネクタにて光ケーブルによる通信に対応



## Analog I/O

### Analog INモジュール OP5340

- ・16chのAnalog INモジュール
- ・分解能: 16bit
- ・入力レンジ: -20~+20Vdc

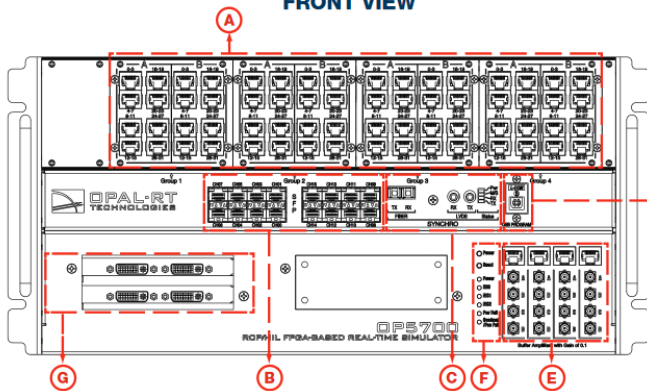


### Analog OUTモジュール OP5330

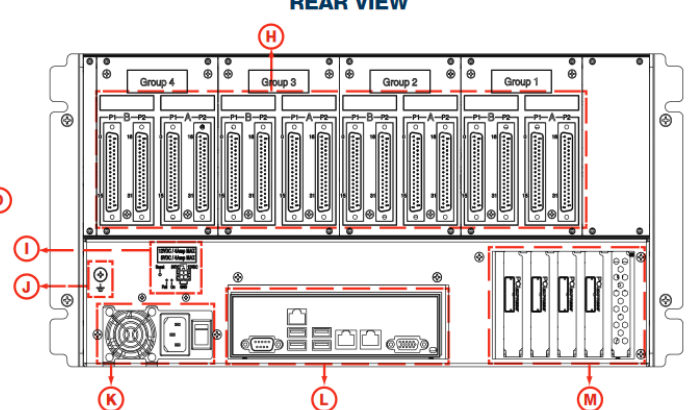
- ・16chのAnalog Outモジュール
- ・分解能: 16bit
- ・出力レンジ: -16~+16Vdc



FRONT VIEW



REAR VIEW



- A & E.** RJ45 to BNC monitoring interfaces
- B.** SFP sockets
- C.** Hardware synchronization connectors
- D.** USB port for JTAG programming
- F.** Standard computer connectors
- G.** Optional bays for high profile PCIe, or legacy PCI cards

- H.** DB37F I/O connectors
- I.** 5V/12V power connector
- J.** GND screw
- K.** Power plug and on/off switch
- L.** Computer connectors
- M.** Low-profile PCIe slots